

<b>Modulbezeichnung (Kürzel)</b>	<b>HW/SW Codesign (HWSW)</b>	
<b>Modulbezeichnung (eng.)</b>	HW/SW Codesign	
<b>Semester (Häufigkeit)</b>	WPM (jedes Sommersemester)	
<b>ECTS-Punkte (Dauer)</b>	5 (1 Semester)	
<b>Art</b>	Wahlpflichtmodul Zertifikat Technische Informatik	
<b>Studentische Arbeitsbelastung</b>	60 h Kontaktzeit + 90 h Selbststudium	
<b>Voraussetzungen (laut BPO)</b>	Hardwarenahe Programmierung	
<b>Empf. Voraussetzungen</b>	Digitaltechnik, Eingebettete Systeme, Hardwareentwurf mit VHDL	
<b>Verwendbarkeit</b>	BET, BETPV, BI, BIPV	
<b>Prüfungsart und -dauer</b>	Klausur 1,5h oder mündliche Prüfung oder Studienarbeit	
<b>Lehr- und Lernmethoden</b>	Vorlesung, Praktikum	
<b>Modulverantwortliche(r)</b>	C. Koch	
<b>Qualifikationsziele</b>		
Ziel der Veranstaltung ist die Zusammenführung der zunächst im Studium getrennten Betrachtung von Hardware- und Software-Systemen zum Aufbau, Entwurf und Analyse moderner eingebetteter Systeme. Die Studierenden haben hierbei weiterführende Kenntnisse bezüglich eingebetteter Systeme als auch deren Partitionierung erworben und beherrschen grundlegende Methoden zum Design und zur Programmierung eines System-on-Programmable-Chips (SoPC).		
<b>Lehrinhalte</b>		
Die Vorlesung HW/SW Codesign behandelt typische Zielarchitekturen und HW/SW-Komponenten von eingebetteten Standard-Systemen und System-on-Programmable-Chips (SoPC) sowie deren Entwurfswerkzeuge für ein Hardware/Software Codesign. Hierbei behandelte Zielarchitekturen und Rechenbausteine umfassen Mikrocontroller, DSP (VLIW, MAC), FPGA, ASIC, System-on-Chip als auch hybride Architekturen. Weitere Stichworte sind: Hardware/Software Performanz, Sequentielle oder parallele Verarbeitung, Multiprozessorsysteme (UMA, NUMA, Cache-Kohärenz), Custom Instruction, Custom Peripherals, IP-Core (Soft-IP-Core, Hard-IP-Core) und Bus-Konzepte eingebetteter Systeme (Gateway, Bridge, Marktübersicht).		
<b>Literatur</b>		
Schaumont, P.: A Practical Introduction to Hardware/Software Codesign, Springer, 2013 Mahr, T: Hardware-Software-Codesign, Vieweg Verlag Wiesbaden, 2007. Patterson, D.A.: Rechnerorganisation und -entwurf, Elsevier München, 2005		
<b>Lehrveranstaltungen</b>		
<b>Dozenten/-innen</b>	<b>Titel der Lehrveranstaltung</b>	<b>SWS</b>
C. Koch	HW/SW Codesign	2
C. Koch	Praktikum HW/SW Codesign	2