

<b>Modulbezeichnung (Kürzel)</b>	<b>Rechnerarchitekturen (RARC)</b>	
<b>Modulbezeichnung (eng.)</b>	Computer Organization	
<b>Semester (Häufigkeit)</b>	4 (jedes Sommersemester)	
<b>ECTS-Punkte (Dauer)</b>	5 (1 Semester)	
<b>Art</b>	Pflichtfach	
<b>Studentische Arbeitsbelastung</b>	60 h Kontaktzeit + 90 h Selbststudium	
<b>Voraussetzungen (laut BPO)</b>		
<b>Empf. Voraussetzungen</b>	Hardwarenahe Programmierung	
<b>Verwendbarkeit</b>	BI, BET, BETPV, BIPV	
<b>Prüfungsform und -dauer</b>	Klausur 1,5 h	
<b>Lehr- und Lernmethoden</b>	Vorlesung, Übung	
<b>Modulverantwortliche(r)</b>	G. von Cölln	
<b>Qualifikationsziele</b>		
Die Studierenden verfügen über ein fundiertes, anwendungsorientiertes Wissen über den prinzipiellen Aufbau und die Arbeitsweise von Computern. Sie kennen die wesentlichen Komponenten und deren Zusammenwirken. Die Studierenden können die Leistungsfähigkeit von Computern beurteilen und sind in der Lage diese zu optimieren. Die Studierenden können die grundlegenden Konzepte moderner Computer in anderen technischen Systemen wieder erkennen bzw. diese zur Lösung eigener Aufgabenstellungen anwenden.		
<b>Lehrinhalte</b>		
Aufbau und Funktionen von Computern werden vorgestellt. Zu Grunde liegenden Konzepte werden dargestellt und hinsichtlich verschiedener Kriterien bewertet. Stichworte sind: Grundlegende Begriffe, Funktion und Aufbau von Computern, Maßnahmen zur Leistungssteigerung, Speicherhierarchien, virtuelle Speicherverwaltung. Es wird besonderer Wert auf die grundlegenden Konzepte sowie auf die Übertragbarkeit auf andere Problemstellungen hingewiesen.		
<b>Literatur</b>		
Patterson, Hennessy: Rechnerorganisation und Rechnerentwurf: Die Hardware/Software-Schnittstelle (De Gruyter Studium), 2016		
<b>Lehrveranstaltungen</b>		
<b>Dozenten/-innen</b>	<b>Titel der Lehrveranstaltung</b>	<b>SWS</b>
G. von Cölln	Rechnerarchitekturen	3
G. von Cölln	Übung Rechnerarchitekturen	1